



DC-20GHz

超宽带功率放大器

YFW芯片规格书

DC-20GHz

超宽带功率放大器

本芯片为DC-20GHz超宽带功率放大器，采用分布式结构实现。增益12dB，输入输出驻波小于1.5。采用双电源供电，正压28V，偏置电流380mA，负压-5V。输出饱和功率35.5dBm~34dBm。动态电流0.6A，效率20%。芯片尺寸如图2所示。装配图如图3所示，所用电感、电容之值由具体应用的低端截止频率决定。

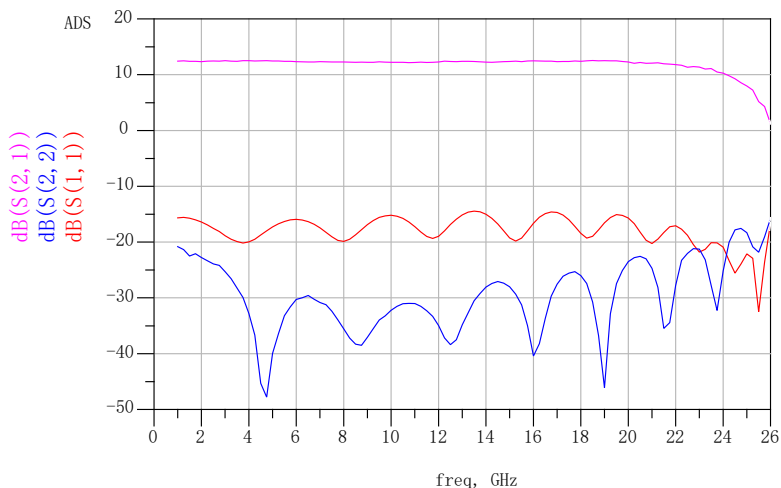


图1 小信号参数

DC-20GHz

超宽带功率放大器

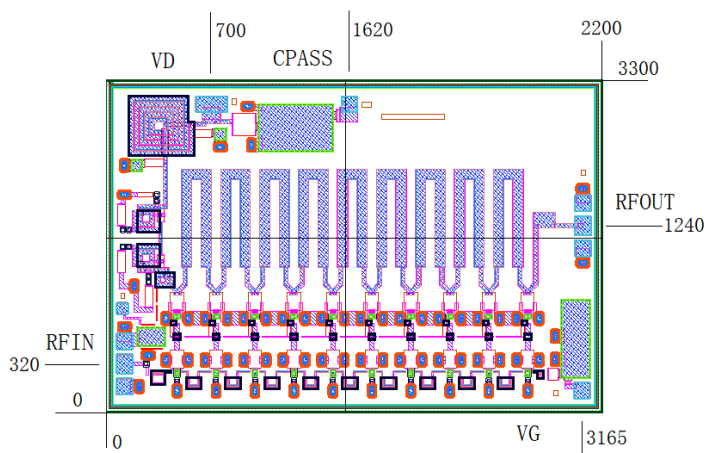


图2 芯片外形图

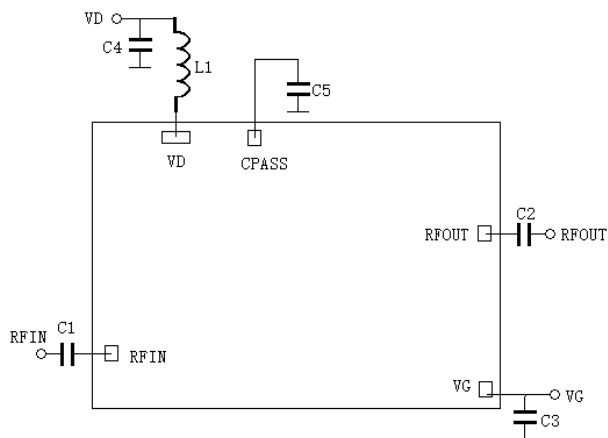


图3 安装图